

# ÍNDICE GERAL

## DISPOSITIVOS LÓGICOS PROGRAMÁVEIS

1.	Circuitos digitais	01
2.	Introdução a lógica programável	04
3.	EPLD's	06
4.	Arquitetura de um EPLD	08
5.	Família MAX 7000	08

## UTILIZANDO O SOFTWARE MAX+PLUS II

1.	Introdução	02
2.	Iniciando o MAX+PLUS II	02
2.1	Entrando no programa	02
3.	Iniciando um projeto	03
3.1	Especificando o nome do projeto	03
4.	Projetos em diagramas esquemáticos	04
4.1	Criando um novo arquivo Gdf	05
4.2	Selecionando e movendo símbolos primitivos e macrofunções	07
4.3	Copiando um componente	08
4.4	Inserindo pinos de entrada	08
4.5	Nomeando os pinos de entrada e saída	09
4.6	Conectando os componentes	10
4.7	Conectando pinos e barramentos por nomes	10
4.8	Salvando um arquivo	11
5.	Projetos em AHDL	11
5.1	Especificando o nome do projeto e criando um novo arquivo	11
5.2	Estrutura básica do corpo do programa em AHDL	13
6.	Projetos em formas de ondas	16
6.1	Especificando o nome do projeto e criando um novo arquivo	16
6.2	Criando canais de entrada e saída	17
6.3	Configurando a grade para a edição das formas de ondas	18

6.4	Editando as formas de ondas	19
7.	Unindo arquivos Tdf, Gdf e Wdf	21
8.	Vendo o projeto em forma hierárquica	23
9.	Compilando seu projeto	24
9.1	Abrindo a janela do compilador	24
9.2	Selecionando um dispositivo da família ALTERA	25
9.3	Ligando o utilitário Design Doctor	26
9.4	Protegendo seu projeto	26
9.5	Selecionando o estilo de sintetização lógica	26
9.6	Ligando o timing SNF Extractor	27
9.7	Especificando o conteúdo do arquivo Report	27
9.8	Iniciando o processo de compilação	27
9.9	Localizando a origem das mensagens	28
9.10	Informações sobre as mensagens	28
9.11	Correção de erros	29
10.	Reconfigurando a pinagem do EPLD	29
11.	Simulando seu projeto	30
11.1	Criando os canais para simulação	30
11.2	Alterando a ordem dos canais de seu projeto	31
11.3	Salvando e fechando o arquivo	32
11.4	Abrindo a janela do simulador	32
11.6	Especificando arquivos adicionais de saída	33
11.7	Iniciando a simulação	33
12.	Analizando os arquivos de saída da simulação	33
12.1	Analizando o arquivo simulator channel file (scf)	33
12.2	Analizando os arquivos history e log	33
13.	Analizando a performance de seu projeto	34
13.1	Abrindo a janela do timing analyser	34
13.2	Iniciando a análise de seu circuito	35
13.3	Iniciando a análise de seu circuito em outro modo	35
14.	Analizando o arquivo report	35
15.	Programando um dispositivo ALTERA	36
15.1	Abrindo a janela do programador	36
15.2	Especificando um arquivo de saída do programador (plf)	37
15.3	Programando um dispositivo	37
16.	Testando um projeto	39

This document was created with Win2PDF available at <http://www.daneprairie.com>.  
The unregistered version of Win2PDF is for evaluation or non-commercial use only.