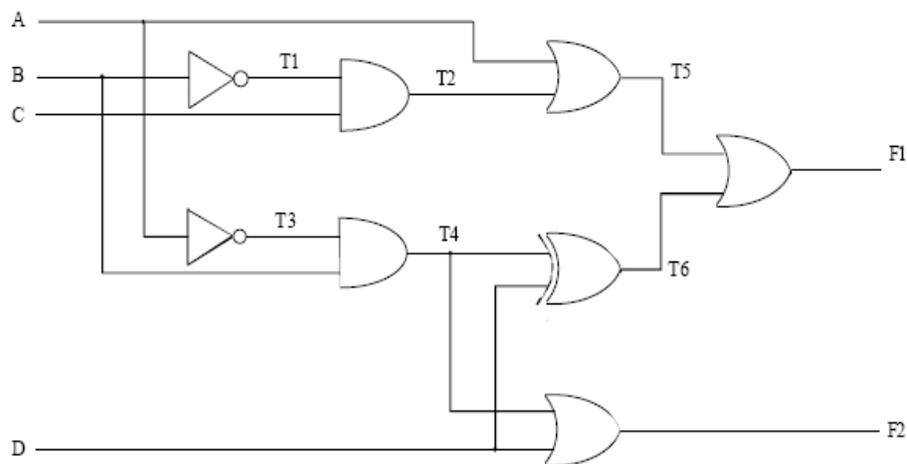


Lista de Exercícios N° 04

1. Elabore um programa, em SystemVerilog, que implementa o circuito a seguir.



interface na placa:

Entradas: A-SW[17], B-SW[16], C-SW[15], D-SW[14]

Saída: F1-LEDR[1], F2-LEDR[2]

2. Elabore um programa, em SystemVerilog, que implementa um decodificador BINÁRIO-GRAY.

interface na placa:

Entrada: SW[3:0]

Saída: LEDR[3:0]

3. Elabore um programa, em SystemVerilog, que implementa uma ULA de 4 bits (considere a ULA de 1 bit apresentada em sala de aula).

interface na placa:

Entradas: SW[3:0] e SW[7:4]

Saída: LEDR[3:0]